

Clock Management

AC Input capacitance 4.5

PHI11			
Card A	74xx	IC's	pF
MIR.CLK	574	4	
WR.LATCH.CLK	273	1	
DP.WR.LATCH.CLK	74	2	
		<hr/>	
		7	31.5

Card B	74xx	IC's	pF
Q.CLK	161	1	
MIR.CLK	574	4	
P Reg.CLK	74	2	
SF LATCH.CLK	273	1	
NX.CYCL.CLK	74	2	
WR.LATCH A.CLK	74	1	
ML Latch.CLK	74	2	
SPI SCLK		1	
		<hr/>	
		14	63

PHI2			
Card A	74xx	IC's	pF
WAITB.CLK	74	1	
PDR->D.CLK	574	1	
R.MX.EN	138	2	
AD.MX.EN	138	1	
		5	22.5

Card B	74xx	IC's	pF
SPI.MOSI.CLK	74	1	
DPH+1.EN	541	1	
BIN.OUT.EN	10	1	
/INT.CLR	0	1	
BCD.OUT.EN	10	1	
		<hr/>	
		5	22.5

PHI1			
Card A	74xx	IC's	pF
WAITB.CLK	74	1	
6510.WR.LTCH.CLK	74	2	
		<hr/>	
		3	13.5

Card B	74xx	IC's	pF
INTERRUPT.CLK	74	3	
ALU.BYPASS.EN	32	1	
B.EN	541	1	
Sign Ext. EN	541	1	
		<hr/>	
		6	27

180